

证券简称：佰维存储

证券简称：688525

深圳佰维存储科技股份有限公司

关于本次募集资金投向属于科技创新领域的说明

深圳佰维存储科技股份有限公司（以下简称“佰维存储”或“公司”）根据《科创板上市公司证券发行注册管理办法（试行）》等有关规定，结合公司本次向特定对象发行股票方案及实际情况，对2023年度向特定对象发行A股股票募集资金投向是否属于科技创新领域进行了研究，制定了《关于本次募集资金投向属于科技创新领域的说明》（以下简称“本说明”），具体内容如下：

一、公司的主营业务

公司主要从事半导体存储器的研发设计、封装测试、生产和销售，主要产品及服务包括嵌入式存储、消费级存储、工业级存储及先进封测服务。公司紧紧围绕半导体存储器产业链，构筑了研发封测一体化的经营模式，在存储介质特性研究、固件算法开发、存储芯片封测、测试研发、全球品牌运营等方面具有核心竞争力，并积极布局芯片IC设计、先进封测、芯片测试设备研发等技术领域，是国家级专精特新小巨人企业、国家高新技术企业。公司产品可广泛应用于移动智能终端、PC、行业终端、数据中心、智能汽车、移动存储等领域。

二、本次募集资金投向方案

（一）本次募集资金使用计划

本次向特定对象发行A股股票募集资金总额不超过450,000.00万元（含本数），扣除发行费用后，实际募集资金将用于以下方向：

单位：万元

序号	项目名称	拟投资总额	拟用募集资金投资金额
1	惠州佰维先进封测及存储器制造基地扩产建设项目	88,947.41	80,000.00
2	晶圆级先进封测制造项目	129,246.09	120,000.00
3	研发中心升级建设项目	147,318.00	120,000.00

4	补充流动资金	130,000.00	130,000.00
合计		495,511.50	450,000.00

本次发行募集资金到位前，公司可根据募集资金拟投资项目实际进度情况以自筹资金先行投入，并在募集资金到位后按照相关法律、法规规定的程序予以置换。

本次发行募集资金到位后，若扣除发行费用后的实际募集资金净额少于上述项目募集资金拟投入总额，公司董事会或其授权人士将根据实际募集资金净额，在上述募集资金投资项目范围内，根据募集资金投资项目进度以及资金需求等实际情况，调整募集资金投入的优先顺序及各项目的具体投资额等使用安排，募集资金不足部分由公司自有资金或自筹解决。

（二）募集资金投资项目情况及可行性分析

1、惠州佰维先进封测及存储器制造基地扩产建设项目

（1）项目概况

本项目投资总额 88,947.41 万元，拟投入募集资金 80,000.00 万元，实施地点位于广东省惠州市，为公司全资子公司惠州佰维现有厂区。项目募集资金主要用于洁净装修、购置生产设备等，以提高公司生产能力和生产效率，满足公司业务扩张的需求，助力公司实现进一步发展。

（2）项目实施的背景

1) 响应国家政策号召，推动国产化发展，推进新一轮信息化进程

随着信息技术的不断发展，信息的传递和存储在社会发展中变得至关重要。存储器作为物联网、大数据、云计算等新兴领域不可或缺的信息存储核心载体，承载了经济、社会、科技等信息和资源，对国家发展起到至关重要的作用。因此存储芯片的国产化发展对我国新一轮信息化进程具有十分重要的战略意义。

集成电路行业作为现代信息技术产业的硬件基础，是促进经济发展的先导性、基础性、战略性产业。为支持集成电路产业关键核心技术突破，政

府出台了《新时期促进集成电路产业和软件产业高质量发展的若干政策》《国家集成电路产业发展推进纲要》《关于促进集成电路产业和软件产业高质量发展企业所得税政策的公告》等多项鼓励性政策，从财税、技术、人才、应用、国际合作等多方面予以优惠，持续促进我国集成电路产业发展。

2021年3月，全国人民代表大会审议通过了《中华人民共和国国民经济和社会发展第十四个五年规划和2035年远景目标纲要》，进一步明确了集成电路领域技术攻关和创新在“十四五”期间的重要地位。我国集成电路产业的政策红利显示出了良好的延续性，有利于推动我国集成电路行业的健康发展，为募投项目顺利实施提供了可靠的政策保障。

当前我国正处在高质量发展的进程中，产业转型迫在眉睫，存储芯片在推动国家信息化上承担着关键作用。因此，公司积极响应国家产业政策号召，拟通过本项目实施，持续引进优秀人才，提升工艺制造水平，扩大制造产能，助力本土产业链的发展壮大。

2) 顺应行业周期性、成长性发展趋势，把握市场机遇

存储行业作为半导体产业风向标，受供需关系影响呈现较强的周期性。近年来，受全球贸易关系持续紧张、国际局部地缘政治冲突升级、通货膨胀高企等因素影响，全球经济充满不确定性，消费市场增长乏力，市场需求疲软，景气度持续低迷，半导体产业链短期内遭受到巨大冲击，行业景气度趋于周期性底部区域。另一方面，未来随着5G、AI、物联网、云计算等新兴技术的快速发展，5G智能手机、可穿戴设备、服务器、车载电子、工业物联网等相关终端应用产品将为存储器产业带来可观的新增市场需求，长期来看，存储行业整体仍将呈现增长态势，具备长期成长性。根据WSTS数据显示，2019-2021年，全球存储芯片市场规模分别为1,064亿、1,175亿和1,538亿美元。从中长期来看，根据Yole数据，2021-2027年全球存储芯片行业市场规模的复合年增长率为8%，并有望在2027年增长到2,600亿美元以上。

因此，为顺应存储器行业周期性、成长性发展趋势，把握市场机遇，抢占市场先机，公司亟需进一步加大对存储器产品的产能建设投资力度，提高产品供应和服务能力，不断增强公司盈利能力，巩固和提升公司市场地位。

公司拟通过本项目建设，引进先进生产设备，并对公司现有工艺流程进行优化提升，实现产品对高良率的需求，以生产出轻薄小巧的高容量存储芯片产品，进而匹配终端消费电子、车载电子、工业物联、服务器等领域的需求。通过本次项目的实施，公司将对现有产能规模进行扩充，进一步提升公司产品的覆盖广度和深度，提高公司的业务规模，进而增强公司盈利能力。

3) 本土化市场需求快速增长，下游优质客户良好稳定的合作关系保障新增产能消化

当前国产 DRAM 和 NAND Flash 芯片市场份额较低，近年来国家大力推进半导体产业国产化进程，为国产存储器提供了广阔的本土化发展空间。公司与国内存储器产业链的上下游企业建立了密切的合作关系，随着国内存储器产业的发展壮大，与之配套的相关产能亟需扩增。

公司主要产品广泛应用于智能手机、电脑、可穿戴设备、机顶盒、教育电子、游戏机、工业设备、安防监控、医疗设备、车载电子等多个领域。公司与上述领域头部客户建立了良好的合作关系，并在多个细分市场占据重要份额。公司与下游优质客户良好稳定的合作关系亦有利于保障本项目新增产能的消化。

4) 公司在存储芯片封装测试领域拥有深厚的技术积累，为本项目实施提供了有力支持

生产制造能力是存储器厂商的核心竞争力之一。因此，公司通过加大工艺研发投入，引进先进生产和检测设备，推行精益生产，整合工艺流程等措施，大力加强信息化、自动化、智能化制造水平，不断提升生产制造能力。公司掌握 16 层叠 Die、30~40 μm 超薄 Die、多芯片异构集成等国内领先的存储芯片先进封装工艺，为 NAND、DRAM 芯片和 SiP 封装产品的创新力及大规模量产提供支持，使得存储芯片在体积、散热、电磁兼容性、可靠性、存储容量等方面拥有较强的市场竞争力。另外，公司通过自研存储芯片测试设备，以及多年产品的开发、测试、应用循环迭代，积累了丰富的产品与芯片测试算法库，有效保障了存储芯片的交付质量。

因此，公司在上述领域已有的深厚技术积累将为本次募投项目的成功实施奠定坚实基础。

(3) 项目实施主体与投资情况

本项目实施地点位于广东省惠州市，拟使用公司全资子公司惠州佰维现有厂房，不涉及新增土地用地审批手续。

截至本说明出具日，本项目备案、环评手续尚在办理中。

2、晶圆级先进封测制造项目

(1) 项目概况

本项目投资总额 129,246.09 万元，拟投入募集资金 120,000.00 万元，公司拟新设控股子公司实施本项目，实施地点位于广东省。项目募集资金主要用于购置工艺设备仪器，达产后将形成月 30,000 片的生产能力。

(2) 项目实施的背景

1) 晶圆级先进封装技术是先进存储器发展的必然要求

先进 DRAM 芯片频率极高，带宽较大，传统的 Wire-Bonding 键合工艺面临挑战，晶圆级封装技术可以通过高密度、细间距互联方案提供更多 IO 接口和更短的互联路径，提升性能和信号质量，降低功耗。

先进 NAND 控制器芯片是先进 NAND Flash 存储器的核心部件，其 Serdes IO 速率较高，需通过晶圆级先进封装技术，提供高速互联路径，满足数据传输高频和高速的要求。

目前“存储墙”、“功耗墙”对算力进一步提升和实现低功耗计算产生了严重制约，业界普遍探索将存储与计算进行整合，以解决上述难题。其中，缩短存储与计算的物理互联是技术发展的一个重要方向。存储与计算的互联关系经历了如下发展，从最初的存储 IC 与计算 IC 的 PCB 板级互联，到存储 IC 与计算 IC 的封装体叠层（PoP，Package on Package），再到存储 IC 与计算 IC 的高密度细间距扇出封装、存储 IC 与计算 IC 的 3D 垂直封装，以实现更短的互联路径。上述发展历程在工艺维度上经历了从 SMT 到 BGA 封装再到晶圆级封装的过程，晶

圆级封装所实现的高密度细间距扇出封装、3D 垂直封装是当前实现存储与计算有效整合的领先路径，广泛应用于先进 AP、高性能计算等领域。

综上，先进 DRAM 存储器、先进 NAND 存储器、存储与计算整合等领域的发展均离不开晶圆级先进封装技术的支持，晶圆级先进封装技术是先进存储器发展的必然要求。

2) 晶圆级先进封装市场成长空间较大，亦是大湾区半导体产业亟需补强的重要环节

随着后摩尔时代的到来，晶圆制程微缩受限，业界广泛认识到晶圆级先进封装技术在推动芯片高密度集成、性能提升、体积微型化和成本下降等方面的巨大潜力，先进封装技术正成为集成电路产业发展的新引擎，随着凸块加工与倒装、扇入/扇外型封装、2.5D 封装、3D 封装等先进封装技术的发展以及国内产业链不断壮大，先进封装市场规模迅速扩大。

根据 Yole 预测，全球先进封装市场有望在 2027 年达到 650 亿美元规模，2021-2027 年间年化复合增速达 9.6%，与传统封装相比，先进封装的应用正不断扩大，预计到 2026 年先进封装将占到整个封装市场规模的 50%以上。从长期来看，先进封装技术必将随着终端应用的升级和对芯片封装性能的提升而蓬勃发展。

大湾区正在着力打造国内半导体第三极，已经聚集了国内一批领先的终端应用、IC 设计、晶圆制造厂商，亟需在先进封测领域补链强链。同时，封测技术与千变万化的终端应用需求联系紧密，在大湾区构建标杆性的先进封测企业，能够助力大湾区发挥其在终端应用方面的比较优势，并实现自身的快速发展。

3) 通过先进封装技术实现的异构集成是满足广大市场应用需求的关键环节

由于 5G、物联网和人工智能等新兴行业迅速发展，下游企业对半导体异构集成的需求持续上升，驱动先进封测行业强劲发展。异构集成可以降低芯片对先进制程的依赖，使每个功能模块选择最合适的工艺节点，通过先进封装技术，将各个功能模块整合为一个系统级芯片组，不仅提升了整体良率，还降低了芯片的设计制造难度，满足下游应用多样化的要求。

先进封装技术的发展方向不断向晶圆级封装领域和系统级封装领域发展，公

司需不断进行技术创新才能适应市场变化。公司将顺应集成电路下游应用市场集成化、小型化、智能化和定制化的发展趋势，加强构建在先进封装领域的研发、制造、测试能力，提升技术竞争力，扩大市场占有率，以适应行业日益提高的技术要求。

4) 公司具备实施项目所需的技术保障，市场竞争能力较强

公司深耕存储器研发设计与封测制造领域，掌握 16 层叠 Die、30~40 μm 超薄 Die、多芯片异构集成等先进封装工艺，为 NAND、DRAM 芯片和 SiP 封装产品的创新力及大规模量产提供支持。

公司与广东工业大学省部共建精密电子制造技术与装备国家重点实验室达成战略合作，重点围绕高密度互连基板技术、高密度键合技术、先进封装工艺技术、智能工厂设计运维等领域开展技术攻关，共同推动在大湾区发展晶圆级先进封测技术，并择机落地重大项目。

公司已构建完整的、国际化的专业晶圆级先进封装技术、运营团队。项目负责人拥有 15 年以上国际头部半导体公司运营管理经验，曾主持建立了国内首批 12 英寸晶圆级先进封装工厂并实现稳定量产。项目核心团队具备成熟研发和量产经验，熟练掌握晶圆级先进封装核心技术。

(3) 项目实施主体与投资情况

本项目实施地点位于广东省。项目用地尚待审批。

截至本说明出具日，本项目备案、环评手续尚在办理中。

3、研发中心升级建设项目

(1) 项目概况

本项目投资总额 147,318.00 万元，拟投入募集资金 120,000.00 万元，由公司及公司全资子公司成都佰维共同实施，实施地点分别位于深圳和成都。项目募集资金主要用于购置研发设备及软件、购置 IP、支付芯片流片费用、购置办公场所等，进而推进研发中心升级建设；通过添置先进的研发仪器及必要的工具软件，整合公司现有研发力量，引进高端研发技术人员，进一步提升公司在

存储介质研究、芯片设计、固件开发、测试设备开发等存储产业链研发方向的技术水平。

（2）项目实施的背景

1) 补强国内产业链的薄弱环节，推动产业发展

本次募投项目拟投向的存储器控制芯片 IC 设计是 NAND 存储器产品竞争力的重要组成部分，与介质分析和固件算法能力共同决定了存储器的可靠性、性能、功耗等重要特性的实现。存储器与新一代信息技术的发展密不可分，随着云计算、物联网、大数据、5G、智能汽车等新兴产业的快速发展，市场空间巨大。存储器控制芯片是国产存储产业链的薄弱环节，发展存储控制器芯片是产业链的共同诉求。

本次募投项目拟投向的企业级存储解决方案是数据中心的关键组成部分，是云服务的核心数据载体，亦是实现信息化和数字化的关键基础设施。企业级存储是国产存储产业链的薄弱环节，发展企业级存储是产业链发展的重要方向。

本次募投项目拟投向的车载存储解决方案是智能汽车数据的核心载体，亦是智能汽车实现智能网联的关键部件之一。大容量、高性能车载存储是国产存储产业链的薄弱环节，发展车载存储是增强智能汽车竞争力的关键环节之一。

2) 本项目的实施有助于增强公司产品整体竞争力，提升盈利水平

本项目的实施将有助于进一步加速公司在存储介质特性研究、控制器设计、固件算法等领域的技术创新，并通过对上述技术创新的有效整合，扩大公司产品市场覆盖的广度和深度，提升公司的产品竞争力，从而有效提升公司的盈利水平。

3) 存储介质特性研究、控制器设计、固件算法能力是公司业务发展的重要技术支撑

头部客户对存储器的可靠性、功耗、性能有着严苛的要求，并期望存储器能够优化适配终端系统，进一步提升终端产品的市场竞争力。通过整合存储介

质特性研究、控制器设计、固件算法等方面的能力，公司将具备深入优化存储器特性的全面技术基础。公司通过发展上述能力，才能够更好的服务头部客户，提升市场影响力。

4) 募投项目的实施基础

公司深耕于存储行业，已与众多知名客户建立了长期稳定的战略合作关系，在存储领域的大量客户验证经验及产品开发经验可为公司布局芯片设计提供需求牵引和产品验证平台。同时可以借助公司现有业务规模和率先进入全球一线企业供应链的先发优势，进行技术和产品的快速验证和迭代，进一步加速芯片领域商业价值的实现。另外，公司现已掌握存储介质研究、固件算法和存储器测试核心技术，也为进一步发展控制器技术提供了技术基础。

公司一贯高度重视研发投入和高层次技术研发人员的引入和培养，经过多年发展，已组建了一支高素质、经验丰富、专业化的高水平技术研发团队。在芯片设计方面，项目牵头人曾担任 SAS 企业级主控芯片架构师、SAS HBA 芯片首席架构师兼项目经理、Smart NIC 芯片核心架构师等，有着丰富的 IC 设计经验及项目管理、团队管理经验。同时，芯片设计的核心团队人员有着 10-15 年的芯片设计从业经验，均具有丰富的 IC 设计、验证、流片经验，为项目实施提供了强有力的人才支撑。

(3) 项目实施主体与投资情况

本项目实施地点位于广东省深圳市及四川省成都市。公司在深圳和成都均无自有办公场所，为使本项目有稳定的实施环境，拟在深圳及成都分别购置办公场所，相关场地选址与购置事宜正在商洽中，拟购置办公场所所在的土地为研发用地或商业办公用地，仅限于自用，不涉及住宅类或商业类房地产开发与经营等业务。截至目前，公司尚未取得本项目深圳及成都用地的不动产权证书。

截至本说明出具日，本项目备案、环境影响报告表备案及用地手续尚在办理中。

4、补充流动资金

（1）项目概况

公司本次发行股票，拟使用募集资金 130,000.00 万元用于补充流动资金，有助于缓解公司经营发展过程中对流动资金需求的压力，保障公司可持续发展。

（2）补充流动资金的必要性分析

1) 为公司经营规模增长提供资金保障

随着公司战略的实施，公司经营规模持续扩大，营业收入从 2020 年度 164,171.18 万元增长至 2022 年度的 298,569.27 万元。随着营业收入规模的不断增长，公司存货和应收账款规模持续增长，对营运资金的需求不断增加。

2) 满足公司新项目投产运营的需要

本次募集资金投资项目实施后，公司业务规模将快速扩大。除了进行生产厂房建设、生产设备购置等固定资产投资外，公司还需要充足的流动资金以保证新项目日常生产经营。

3) 公司未来对研发的持续投入需要流动资金支持

公司将在现有产品的基础上持续进行研发，本次向特定对象发行股票部分募集资金将用于补充流动资金，有助于为公司后续开展的研发投入提供保障，增强公司的研发实力与综合竞争力，为公司长期可持续发展奠定坚实的基础。

4) 优化资本结构、降低财务费用，提高公司抗风险能力

本次补充流动资金将有效提高公司偿债能力，进一步增强公司资本实力和抗风险能力。同时，通过补充流动资金可以减少公司未来银行贷款金额，从而降低财务费用，进一步提升公司的盈利水平，促进公司持续、健康发展。2020 年-2022 年各年，公司流动比率分别为 2.27、2.55 和 2.20，速动比率分别为 0.98、0.67 和 0.98。本次补充流动资金将进一步提升公司流动比率和速动比率，优化财务结构，增强财务抗风险能力，为公司未来健康良性发展提供有力保障。

（3）补充流动资金的可行性分析

1) 本次向特定对象发行 A 股股票募集资金用于补充流动资金符合法律法规的规定

公司本次募集资金部分用于补充流动资金符合《上市公司证券发行注册管理办法》和《〈上市公司证券发行注册管理办法〉第九条、第十条、第十一条、第十三条、第四十条、第五十七条、第六十条有关规定的适用意见——证券期货法律适用意见第 18 号》等法律法规的相关规定，方案切实可行。

2) 公司内部治理规范，内部控制完善

公司已根据相关法律、法规和规范性文件的规定，形成了规范有效的内部控制环境。为规范募集资金的管理和运用，公司建立了《募集资金管理制度》，对募集资金的存储、使用、用途以及管理与监督等方面做出了明确的规定。

三、本次募集资金投向属于科技创新领域

(一) 本次募集资金主要投向科技创新领域

本次募集资金投资项目为惠州佰维先进封测及存储器制造基地扩产建设项目、晶圆级先进封测制造项目、研发中心升级建设项目以及补充流动资金，资金投向围绕集成电路产业进行。

集成电路产业是信息技术产业的核心，是支撑经济社会发展的战略性、基础性和先导性产业。根据国务院 2021 年发布的《十四五规划和 2035 年远景目标纲要》，要培育先进制造业集群，推动集成电路等产业创新发展；根据国务院 2022 年发布的《“十四五”数字经济发展规划》，我国数字经济转向深化应用、规范发展、普惠共享的新阶段，应增强关键技术创新能力，瞄准传感器、量子信息、网络通信、集成电路、关键软件、大数据、人工智能、区块链、新材料等战略性前瞻性领域。

因此，本次募集资金主要投向涵盖先进存储器研发、芯片 IC 设计、晶圆级先进封测、存储芯片封测等符合国家战略发展方向和行业未来发展趋势的重点领域，属于科技创新领域。

（二）募投项目将促进公司科技创新水平的提升

通过本次募投项目的实施，公司将加速提升在半导体存储领域的技术水平和产业化能力；进一步提升先进封测技术的工艺能力与科技创新水平；探索前沿技术研究，持续提升公司的科技创新实力，从而推动存储芯片的国产化进程。同时公司补充流动资金用于研发项目发展与主营业务扩张，持续提升公司的科技创新实力。

未来，公司将继续将技术的研发创新作为公司发展的重要战略，不断提高研发与创新能力，持续加强核心领域研发投入，提升芯片的供应能力和技术水平，从而进一步提高在国内市场的占有率，构建全球品牌影响力，努力发展成为国际一流的半导体厂商。

四、结论

综上所述，公司认为：公司本次募集资金投向方案中所列示募集资金投向均属于科技创新领域，均有助于提高公司科技创新能力，强化公司科创属性，符合《上市公司证券发行注册管理办法》和《<上市公司证券发行注册管理办法>第九条、第十条、第十一条、第十三条、第四十条、第五十七条、第六十条有关规定的适用意见——证券期货法律适用意见第 18 号》等有关规定的要求。

深圳佰维存储科技股份有限公司董事会

2023 年 7 月 20 日